



KAMDA TEZEBO DIBREY JONATAN



Mobile dans toute la France



+33 784 33 98 96



dibrey-jonatan.kamda-tezebo@utoulouse.fr



<https://github.com/dibreyjonatan>



dibrey jonatan kamda tezebo

Compétences

Langages de programmation

- C
- C++
- Rust
- Python
- Java
- VHDL
- Verilog

Outils

- Make, CMake, Bash, Linux
- Git, Github, Gitlab, Docker, Doxygen, PlantUML
- Matlab Simulink, Qt, LabView
- KiCAD, ModelSim, Xilinx ISE

Cartes Electroniques

- raspberry Pi , Jetson Nano,
- DSP , FPGA, STM32, MSP430

Protocoles de Communication

- Bus CAN, LIN, I2C/SPI, USART, MQTT, Lora Wan

Soft Skill

- Force de proposition
- Esprit de leadership
- Travail en équipe
- Gestion du temps

Langues

- Français : Titulaire d'un diplôme approfondie de langue Française (DALF) niveau C1
- Anglais : Bilingue

Certifications

- Oracle Cloud Infrastructure 2024 AI Foundations Associate from Oracle Univeristy
- Mastering C++ Language learnt from Udemy
- Advanced Diploma in Basics of Electrical Technology and circuit analysis from ALISON

Loisirs

- Football
- Cyclisme
- Tennis de Table
- Jogging

A la recherche d'une Alternance de 1 an en Systèmes Embarqués à partir de Septembre 2026

Profil

Ingénieur en systèmes électroniques et informatiques, actuellement étudiant en Master Systèmes et Microsystèmes Embarqués à l'Université de Toulouse, je suis passionné par le développement logiciel embarqué. Je suis en quête d'apprentissage et d'innovation, avec un rythme d'alternance de 4 semaines en entreprise et 4 semaines en formation. Je suis prêt à relever de nouveaux défis et à contribuer activement à des projets ambitieux au sein d'une équipe motivante.

Formations

Master Systèmes et MicroSystèmes Embarqués

Université de Toulouse

Sept. 2025 - En cours

Cycle ingénieur génie des systèmes

électroniques informatique et réseaux

Sept. 2022 - Juill. 2025

Ecole Nationale des sciences appliquées d'Oujda (Maroc)

Expériences professionnelles

Stage de Laboratoire

– Ingénieur CEM

Mai 2026 - Août 2026

LAAS - CNRS

Développement de modèles fréquentiels de composant électroniques pour la prédiction de la défaillance lors de stress ESD et d'agression électromagnétique de forte puissance

- Prise en main de la méthode fréquentielle
- Définition de cas test de la méthode (au regard des attentes de l'ESDA)
- Développement des modèles et validation par la simulation par comparaison mesure-simulation
- Présentations des résultats en anglais aux comités de standardisation
- Conclusion sur la précision et les limites du modèle.

Stage de fin d'étude

– Ingénieur Vérification Système

SECURE-IC (The security science company)

Fev. 2025 - Août 2025

- Test fonctionnels et Vérifications des services de sécurités sur une enclave sécurisée implemntée sur FPGA ZCU104
- Elaboration des plans de tests, et rédactions des résultats
- Correction et ajout des fonctionnalités tels que la CI, et analyse dynamique à l'outil de test unitaire de firmware en C
- Intégration de l'outil d'analyse statique à des repo spécifique
- Outils : Linux, Git, Gitlab, yaml, C, Python, Unity, Gcovr, Valgrind

Stage d'application

– Ingénieur AI Embarqué

Centre Hospitalier Universitaire Mohamed VI Oujda Juill. 2024 - Août 2024

Conception d'un système d'alerte pour un patient chutant du lit en utilisant la vision par ordinateur et l'intelligence Artificielle

- Outils : Mediapipe, Open CV, Python, Linux, Raspberry pi

Projets Réalisés

Conception d'une serre d'irrigation et transmission des données du sol via bluetooth en utilisant la carte STM32WB55RG

Lien : https://github.com/dibreyjonatan/STM32_2026_G14.git

Générateur automatique de Makefile pour projets C/C++ intégrant analyse statique et dynamique

Lien : <https://github.com/dibreyjonatan/Makefile-generation-for-C-and-Cpp-code-compilation-using-Bash.git>

Implementation de l'algorithme AES en CBC mode et transmission de données Chiffrés via USART sur STM32

Lien : <https://github.com/dibreyjonatan/AES-Implementation-and-USART-on-the-STM32L476RG-board.git>